MULTIPRESET TYPE DISPENSER

Publication number: JP3094859
Publication date: 1991-04-19

Inventor:

KANBARA TOSHIO

Applicant:

MUSASHI ENG KK

Classification:

- international:

B67D5/30; B05C5/00; H05K3/34; B67D5/08; B05C5/00;

H05K3/34; (IPC1-7): B05C5/00; B67D5/30

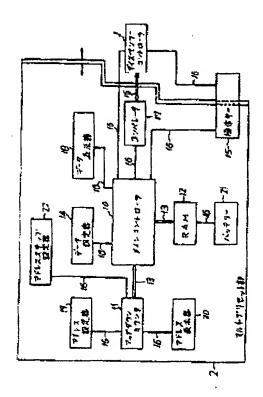
- European:

Application number: JP19890228385 19890905 Priority number(s): JP19890228385 19890905

Report a data error here

Abstract of JP3094859

PURPOSE:To allow the free regulation to increase and decrease a discharge quantity by allowing the arbitrary fixed-rate discharge of various discharge quantities to prescribed many discharge points by a multipreset part. CONSTITUTION: The multipreset type dispenser has a dispenser body which makes the fixed-rate discharge of liquid, a dispenser controller 1 which controls this dispenser and the multipreset part 2 which is connected to this dispenser controller. The many different discharge quantities, i.e., various discharge quantities are discharged arbitrarily at the fixed rate to the prescribed many discharge points by this multipreset part 2. The multipreset part 2 has a main controller 10 and an up-down counter 11 for address setting and a RAM 12 are connected via a control bus 13 to the main controller part 10. In addition, a discharge time data setter 14, the dispenser controller 1 and an operation key 15 are connected via a signal line 16 thereto.



Data supplied from the esp@cenet database - Worldwide

⑩日本国特許庁(JP)

① 特許出頭公開

@ 公開特許公報(A) 平3-94859

fint.Cl.

識別記号

庁内整理番号

❸公開 平成3年(1991)4月19日

B 05 C 5/00 // B 67 D 5/30 Z 7425-4F Z 7724-3E

審査請求 未請求 請求項の数 3 (全5頁)

❷発明の名称

マルチプリセツト式デイスペンサー

②特 顧 平1-228385

②出 顧 平1(1989)9月5日

@発明者 神原

俊 夫

東京都三鷹市井口1-11-6 武蔵エンジニアリング株式

会社内

旬出 願 人 武蔵エンジニアリング

東京都三鷹市井口1-11-6

株式会社

@代理人 弁理士 小川 順三 外1名

明 細 雹

1. 発明の名称

マルチプリセット式ディスペンチー

- 2. 特許請求の範囲
 - 液体の定量吐出を行うディスペンサーと、 このディスペンサーを制御するディスペンサーコントローラと、このディスペンサーコントローラに接続されたマルテブリセット部とからなり、

このマルチブリセット部は、ノインコントローラを備えており、このメインコントローラ部には、制御バスを介してアドレス数定アップダウンカウン及びRAMを接続すると共に、信号ラインを介して吐出時間データ設定器、前記ディスペンサーコントローラとなりではコンパレータを接続して構成し、「

そしてこのマルチプリセット部によって所 定の多数の吐出箇所に種々の吐出量を秘念に 定量吐出し得るようにしたことを特徴とする マルチブリセット式ディスペンサー。

- 2. 前記アップダウンカウンタにはアドレス設定器、アドレスステップ設定器及びアドレス 扱示器を接続するようにしたことを特徴とする請求項1に記載のマルチプリセット式ディスペンサー。
- 前記メインコントローラにはデータ表示器を設けるようにしたことを特徴とする請求項1に記載のマルチブリセット式ディスペンサ
- 3. 発明の詳細な説明

. (産業上の利用分野)

本発明は液体定量吐出量装置の分野において、 主として粘度が経時変化するような粘性液体材料 の吐出に際し、あるいはまた液残量が変動するような場合の吐出に際し、任意の多数の吐出側所に 異なる吐出量を精確に定量吐出をするために用い るのに有用なマルチブリセット式ディスペンサー に関するものである。

(従来の技術)

従来、粘性質液体材料、例えば低粘度接着類、 週清油、塗料、類料、試薬剤、溶剤など、また中 高粘度液体材料である中、高粘度接着剤、ペース ト状材料、合成樹脂、週清油、及びその他常識固 形材料、例えばパラフィン、ワックス、ホットメ ルト等の液体を、

定量吐出装置を用いて多数の箇所(多点)に、 それぞれ所定の吐出量づつ致布、あるいは吐出を 行う場合、①多数のディスペンサーコントローラ を用いるか、②数個のディスペンサーコントロー ラを一つの厄体に収納したマルチディスペンサー と称されるコントローラを用いてタイマー(吐出 時間設定)をチャネル分けするか、②又は正力系 をチャネル分けするようにして行っている。

(発明が解決しようとする課職)

上記名従来技術の場合、いずれも大きなスペースを取ると共に各々にシリングを設ける必要があり装備が大型化する欠点があった。

また、数多くの異なる吐出時間を設定する場合

明マルチプリセット式ディスペンサーは、液体の 定量吐出を行うディスペンサー本体と、このディ スペンサーを制御するディスペンサーコントロー ラ1と、このディスペンサーコントローラに接続 されたマルチプリセット部2とを具え、このマル チプリセット部によって所定の多数の吐出歯所に 多数の異なった吐出毒、即ち種々の吐出彙を聴激 に定量吐出し得るようにしたことを特徴とするも のである。

かかるディスペンサーにおいて、前記マルチブリセット部は、メインコントローラを備えており、このメインコントローラ部には、制御パスを介してアドレス設定用アップグウンカウン及びRAMを挟続すると共に、信号ラインを介して吐出時間データ設定器、研究ディスペンサーコントローラおよび機作キーを接続し、かつ前記メインコントローラ及び而記ディスペンナーコントローラ及び而記ディスペンナーコントローラ及び而記ディスペンナーコントローラ及びで記がなった。

なお、本発明において、前記アップダウンカウ

には、設定器のデータを直接変更するか、多数の 設定器が必要であった。特に粘度が経時変化する ような場合の流体材料の定量吐出やシリング内液 体材料の残量変化(水頭瓷)がある場合において は精確な定量吐出は無めて困難であった。

すなわち、シリンジ内に収容した吐出液体材料を、その吐出工程において、最後まで圧力 - 吐出 時間の設定だけで連続吐出をするとすれば、その 吐出量は次第に減少し、所定量の吐出が不可能と なる。

本発明の目的は、所定の多数の吐出箇所に、それぞれ異なった吐出量もしくは時として一定の吐出量を、任意に定量吐出し得ると共に、ただ1額の吐出時間数定器を用いるだけで、上述した経時変化の場合にもまた液量レベルの変化の場合にも定量吐出ができ、しかも装置構成上もスペースを節的し得るマルチブリセット式ディスペンサーを提供することにある。

(課題を解決するための手段)

上述の如き課題を克服するべく開発した、本発

ンタには、アドレス設定器、アドレスステップ設 定器及びアドレス要示器を接続し、また前記メイ ンコントローラには、データ表示器を設けること か好ましい。

(作用)

本発明によれば、粘度が経時変化するような液体材料に対し、予めその経時変化に合わせた種々の吐出時間を設定し、これをラム(RAM)に記述しておくことにより、上述したような特殊なケースの場合の液体材料の定量性出を、容易に定文化するような場合の性出が代表的な例であり、まちような場合でも、局様に、張量変化(水理差)によりな種々の吐出量を多点に買って一定量吐出するのに有効である。

(実施例)

本発明の主要都であるマルチプリセット部2の詳細な構成を以下に説明する。

このマルチブリセット部2は、メインコントローラ10を具え、このメインコントローラ10に対し、アドレス設定用アップゲウンカウンタ11及びラム12を制御パス13を経て接続すると共に吐出時間データ設定器14及び前記ディスペンサーコントローラ1並びに健々のスイッチを作動せしめる操作キー15を信号ライン16を経て接続し、前記メインコントローラ10及び前記ディスペンサーコントローラ1間にコンパレータ17を信号ライン16を経て接続する。

前記、メインコントローラ10には、データ表示 器18を接続し、前記アップダウンカウンタ11には アドレス設定器19及びアドレス表示器20を失々信 号ライン16を経て接続する。

前記、RAM12には、パッテリ21を接続してRAM12のパックアップを行い得るようにする。更に、前記アップダウンカウンク11には、アドレスステップ設定器22を接続してアドレスを自動的にステップ送りするときの吐出回数を設定し得るようにする。

実際に吐出を行う場合には、まず最初、アドレス設定器19で吐出データに相当するアドレスを設定してこれをアドレス表示器20で確認を行いると共にこのアドレスのデータ、即ち、所望の吐出時間ををデータ波示器18に表示してその確認を行い、ペンサータが表示されている場合にはディスペンサーカら他出てディスペンサーから他出される液体材料の吐出時間とデータ表示器18に表示された吐出時間データとをコンパレータ17で比較して双方のデータが一致した時点で吐出を終了する。

上述した操作を掘り返すことによって、所定の 箇所にそれぞれ設定量づつ精確に逃**続**吐出するこ とができる。

なお、ディスペンサーコントローラ 1 の構成に ついて、以下にこれを概略的に説明する。

第2回に示すように、かかるディスペンサーコントローラ1は、タイマー制御部25を具えており、このタイマー制御部25にはドライバー回路26及び

かかるマルチプリセット第2の動作を以下に設 明する。

まず最初、アドレス設定器19によって、各アドレスにそれぞれの場所における吐出時間データを設定(入力)し、これをアップダウンカウンタ11に供給し、アドレス表示器20で表示すると共に、RAMのアドレスのデータをメインコントローラ10によってデータ表示器18に表示する。

また、データ設定器14により上記指定アドレスごとに所望の吐出時間を設定し、同じくこれをメインコントローラ10に供給し、データ表示器18に所望の吐出時間データを表示させる。こうした操作の後、操作キー15による書き込み動作によりました。このようにようにより、アドレスを順次に表示させる。で、アドレスを順次に表示させる。で、これは耐配データ表示器18にもプラス1されたアドレスを順次に表示させる。で、これは耐配データ表示器18にもプラス1 されたアドレスを順次に表示させる。からな操作を構造すことにより、必要な吐出時間の設定を連続して行なう。

電磁弁27が接続してある。そして、レギュレータ 28を介して到来する空気はこの電磁弁27によって シリンジ(図示せず)に供給し得るものである。 また、タイマー制御部25を蓄えており、これには 後作キー29を接続し、この操作キーによって種々 のスイッチを作動し得るようにする。

(発明の効果)

上述したように本発明によれば、ただ一つのディスペンサー及び一つの設定器を用いるだけで、多他にわたるそれぞれの吐出臨所に応じた連集を精確に吐出するための吐出時間データを多数、例えば少なくとも1000個以上設定できる。したがって、吐出時間データをあらかじめRAM12に書込んでおけば、吐出量の増減を自由に調整することができると共に吐出時間データの施出しはアドレス設定を行うだけで良く、吐出時間データを直接設定する場合よりも簡単かつ容易であり、設定数りを回避することができる。

4. 関面の鎌阜な説明

第1因は本発明マルチブリセット式ディスペン

特間平3-94859(4)

サーの構成を示すプロック図、

第2図はディスペンサーコントローラの構成を 示すブロック図である。

1 … ディスペンサーコントローラ

ク … マルチプリセット部

10 … メインコントローラ

11 … アップグウンカウンク

12 - RAM

13 … 制御パス

14 … データ設定器

15 ... 温作本-

16 … 選号ライン

17 … コンパレータ

18 … データ表示器

19 … アドレス設定器

20 … アドレス表示器

21 … パッテリ

22 … アドレスステップ設定器

25 … ナイマー制御部

26 … ドライパー回路

27 … 或磁弁

28 … レギュレータ

29 … 提作中一

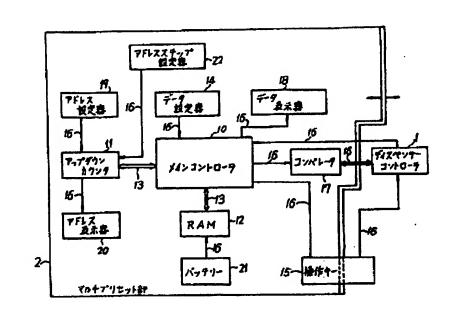
特許出頭人

武職エンジニアリング株式会社

代理人并理士 小川 職 三

同 弁理士 中村 班 夫

第1図



, i

第2図

